

## CAPITULO III

### ALGEBRA DE BOOLE

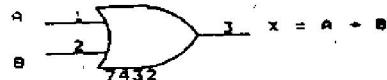
Los dispositivos y circuitos digitales operan en el sistema numérico binario; esto es, todas las variables circuíticas son 0 o 1 (bajo o alto). Esta característica de los dispositivos digitales hace posible usar el álgebra booleana como una herramienta matemática para el análisis y diseño de circuitos y sistemas digitales. El hecho de tener solo dos valores posibles en el álgebra booleana, lo hace diferenciar del álgebra ordinaria.

En álgebra booleana existen tres operaciones básicas:

- 1.- Suma lógica o suma OR u operación OR, cuyo signo es el símbolo (+).
- 2.- Multiplicación lógica o multiplicación AND u operación AND, con símbolo (.) .
- 3.- Complementación lógica o inversión u operación NOT, con el símbolo ( ) .

Operación OR:  $X = A + B$

A	B	X
0	0	0
0	1	1
1	0	1
1	1	1



Operación AND:  $X = A \cdot B$

A	B	X
0	0	0
0	1	0
1	0	0
1	1	1



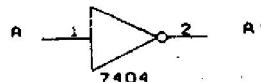
ESCUOLA POLITÉCNICA NACIONAL  
 INSTITUTO DE TECNOLOGOS

PAG. 38

Operación NOT:

$$X = \bar{A}$$

A	X
0	1
1	0



La aplicación más importante del álgebra booleana, es la simplificación de circuitos lógicos, mediante ciertos teoremas booleanos.

#### POSTULADOS Y TEOREMAS FUNDAMENTALES DEL ALGEBRA DE BOOLE

LEY	PRODUCTO	SUMA
Commutativa	$X_1 \cdot X_2 = X_2 \cdot X_1$	$X_1 + X_2 = X_2 + X_1$
Asociativa	$X_1 \cdot (X_2 \cdot X_3) = (X_1 \cdot X_2) \cdot X_3$	$X_1 + (X_2 + X_3) = (X_1 + X_2) + X_3$
Distributiva	$X_1 \cdot (X_2 + X_3) = X_1 \cdot X_2 + X_1 \cdot X_3$	$X_1 + (X_2 \cdot X_3) = (X_1 + X_2) \cdot (X_1 + X_3)$
Absorción	$X_1 \cdot (X_1 + X_2) = X_1$	$X_1 + (X_1 \cdot X_2) = X_1$
Idempotencia	$X_1 \cdot X_1 = X_1$	$X_1 + X_1 = X_1$
Negación	$X \cdot \bar{X} = 0$	$X + \bar{X} = 1$
Doble Negac.	$\bar{\bar{X}} = X$	$\bar{X} = X$
Ley de Morgan	$\overline{X_1 \cdot X_2} = \bar{X}_1 + \bar{X}_2$	$\overline{X_1 + X_2} = \bar{X}_1 \cdot \bar{X}_2$
Operaciones con 0 y 1	$X \cdot 1 = X$ $X \cdot 0 = 0$ $\bar{0} = 1$	$X + 1 = 1$ $X + 0 = X$ $\bar{1} = 0$

Es importante señalar que en estos teoremas la variable X puede realmente representar una expresión que contenga más de una variable.

ESCUOLA POLITÉCNICA NACIONAL  
 INSTITUTO DE TECNOLOGOS

PAG. 3

GENERALIZACION DE ALGUNOS TEOREMAS

$$(4) A + A \cdot B = A$$

$$(4) A \cdot (A + B) \cdot (A + C) \cdot (A + X) = A$$

$$(3), (5), (6) A \cdot (A + B) \cdot (A + C) \cdot (A + X) = ABCX$$

$$A + A \cdot B + A \cdot C + A \cdot X = A + B + C + X$$

$$(3) \frac{A \cdot B \cdot C}{A + B + C + X} = A \cdot B \cdot C \cdot X$$

$$\frac{A \cdot B \cdot C \cdot X}{A + B + C + X} = A + B + C + X$$

En el álgebra de Boole se puede simplificar funciones lógicas, esto es obtener el circuito lógico más simple.

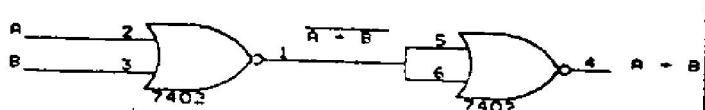
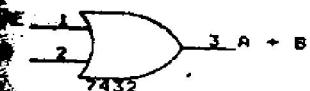
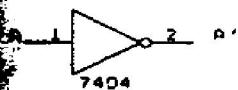
partir de estos postulados podemos concluir que se cumple el PRINCIPIO DE DUALIDAD, que dice: "Si se demuestra que un teorema determinado es verdadero, entonces inmediatamente se conoce un teorema dual verdadero". El teorema dual se obtiene intercambiando: las funciones AND y OR, los 0 y 1 y manteniendo las variables y los paréntesis inalterados.

Ejemplo:

$$X + 0 = X$$

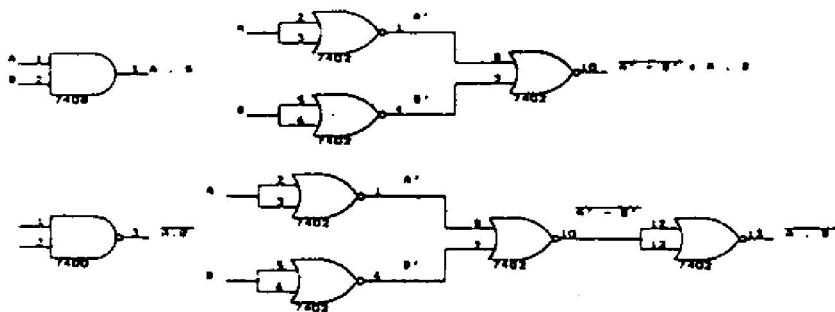
$$X \cdot 1 = X$$

Como una aplicación de estos teoremas y específicamente de las Leyes de Morgan se verá a continuación la implementación de compuertas básicas utilizando exclusivamente compuertas NOR.

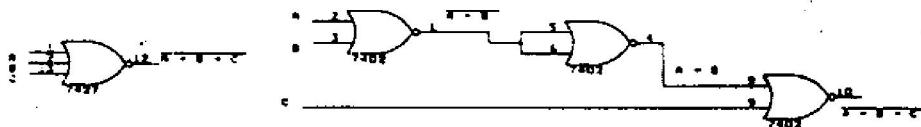


ESCUELA POLITÉCNICA NACIONAL  
INSTITUTO DE TECNOLOGOS

PAG. 40



Se puede igualmente diseñar compuertas de varias entradas, utilizando compuertas de dos entradas, como por ejemplo:



#### Ejemplos de utilización del Algebra de Boole.-

1.- Demostrar que :

$$(y' + y'z + z) \cdot (xy + xz' + yz) = (xy'z' + yz)$$

$$(y' + z[y' + 1]) \cdot (xy + xz' + yz)$$

$$(y' + z) \cdot (xy + xz' + yz)$$

$$y'(xy + xz' + yz) + z(xy + xz' + yz)$$

$$xy'y' + xy'z' + yy'z + xyz + xz'z + yz$$

$$xy'z + xyz + yz$$

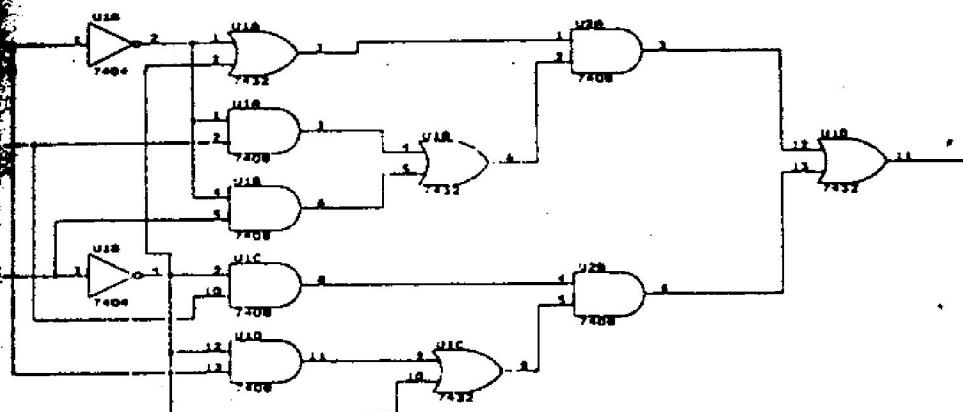
$$xy'z' + yz (x + 1)$$

$$xy'z' + yz$$

2.- Dibujar mediante compuertas la siguiente función:

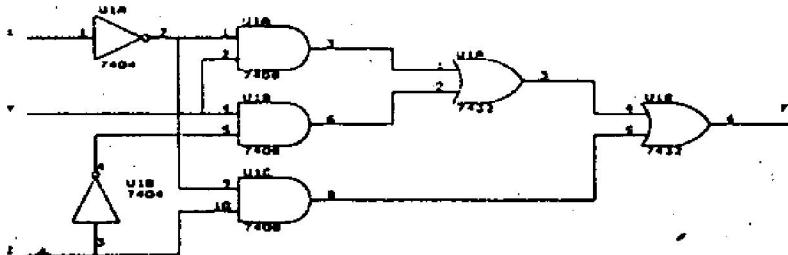
$$F = (x' + z') \cdot (x'y + x'z) + yz' \cdot (z' + z'x)$$

Simplificar y encontrar un nuevo circuito que cumpla la misma función



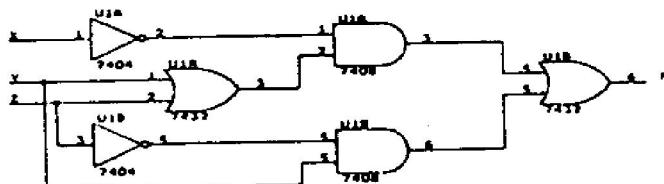
Simplificando:

$$\begin{aligned}
 F &= (x' + z') (x'y + x'z) + yz' (z' + z'x) \\
 &= x'(x'y + x'z) + z'(x'y + x'z) + yz' (z'[x + 1]) \\
 &= x'y + x'z + x'yz' + x'zz' + yz' \\
 &= x'y + x'z + yz' (x' + 1) \\
 &= x'y + x'z + yz' \\
 &= x'(y + z) + yz'
 \end{aligned}$$



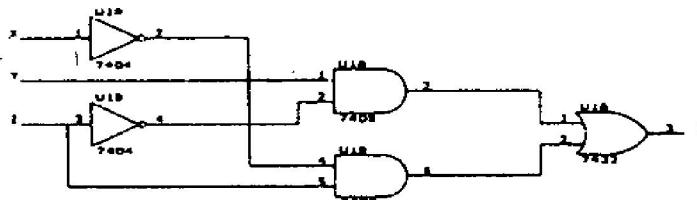
A la función simplificada si se asocia una de sus variables se tiene:

$$x'(y + z) + yz'$$

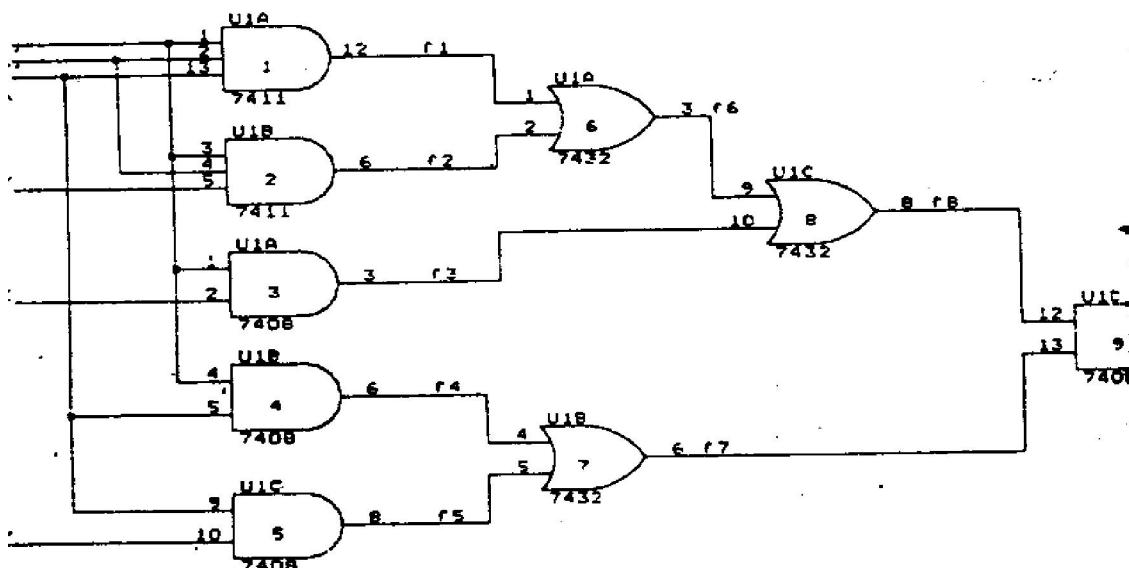


Simplificando aun más mediante artificios

$$\begin{aligned}
 & x'y + x'z + yz' \\
 & (z + z') (x'y) + x'z + yz' \\
 & x'yz + x'yz' + x'z + yz' \\
 & yz' (x' + 1) + x'z (y + 1) \\
 & yz' + x'z
 \end{aligned}$$



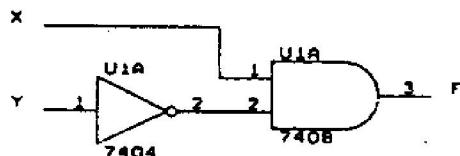
- 3.- Dado un circuito: encontrar un equivalente simplificado que cumpla con la misma función



ESCUELA POLITÉCNICA NACIONAL  
INSTITUTO DE TECNOLOGOS

PAG.

$$\begin{aligned}f_1 &= xz'y' \\f_2 &= xz'y \\f_3 &= xz \\f_4 &= xy' \\f_5 &= x'y' \\f_6 &= f_1 + f_2 \\&\quad xy'z' + xyz' \\f_7 &= xy' + x'y' \\f_8 &= xy'z' + xyz' + xz \\F &= f_8 \cdot f_7 \\F &= (xy'z' + xyz' + xz) (xy' + x'y') \\F &= (xz'[y' + y] + xz) y'(x + x') \\F &= (xz' + xz) y' \\F &= x(z + z') y' \\F &= y'x\end{aligned}$$



A manera de ejercicios adicionales, hacer las funciones simplificadas obtenidas con un solo tipo de compuerta NAND o NOR.